



ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

(21)(22) Заявка: 2012115825/08, 19.04.2012

(24) Дата начала отсчета срока действия патента:  
19.04.2012

Приоритет(ы):

(22) Дата подачи заявки: 19.04.2012

(45) Опубликовано: 27.11.2012 Бюл. № 33

Адрес для переписки:

150000, г.Ярославль, ул. Советская, 14,  
Ярославский государственный университет  
им. П.Г. Демидова, Управление научных  
исследований и инноваций

(72) Автор(ы):

Кренев Александр Николаевич (RU),  
Ботов Владимир Александрович (RU),  
Горюнцов Илья Сергеевич (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное  
образовательное учреждение высшего  
профессионального образования  
"Ярославский государственный университет  
им. П.Г. Демидова" (RU),  
Общество с ограниченной  
ответственностью "РТС" (RU),  
Общество с ограниченной  
ответственностью "ИМТ" (RU)

(54) УСТРОЙСТВО ЦИФРОВОЙ ОБРАБОТКИ СИГНАЛОВ

(57) Формула полезной модели

Устройство цифровой обработки сигнала, выполненное в виде печатной платы, состоящее из программируемой логической интегральной схемы, соединенной с аналого-цифровым преобразователем, запоминающим устройством, цифроаналоговым преобразователем, синтезатором тактовых частот, отличающееся тем, что синтезатор тактовых частот также соединен с аналого-цифровым и цифроаналоговым преобразователями и опорным генератором, синтезатор тактовых частот расположен на стороне печатной платы, противоположной расположению всех остальных элементов.



Структурная схема блока цифровой обработки сигналов

RU 1 2 2 5 0 3 U 1

RU 1 2 2 5 0 3 U 1